

## Аннотация дисциплины С.1.1.24 Дисциплина. Цифровые устройства и микропроцессоры

Дисциплина "Цифровые устройства и микропроцессоры" изучается обучающимися по основной профессиональной образовательной программе "Радиолокационные системы и комплексы" направления подготовки "11.05.01 Радиоэлектронные системы и комплексы". Дисциплина изучается в 5 семестре. Общая трудоемкость дисциплины составляет 108/5 часов/з.ед. Самостоятельная работа заключается в выполнении работ, указанных в разделе 4.

В ходе изучения дисциплины осуществляется текущий контроль в форме технологии рейтингового контроля в соответствии с технологической карты дисциплины, размещенной на электронном курсе, а также промежуточный контроль в форме курсовая работа, экзамен. Целью изучения дисциплины является формирование следующих компетенций:

1. ОПК-2 Способен выявлять естественнонаучную сущность проблем, возникающих в ходе профессиональной деятельности, и применять соответствующий физико-математический аппарат для их формализации, анализа и принятия решений
2. ОПК-4 Способен проводить экспериментальные исследования и владеть основными приемами обработки и представления экспериментальных данных
3. ОПК-5 Способен выполнять опытно-конструкторские работы с учетом требований нормативных документов в области радиоэлектронной техники и информационно-коммуникационных технологий
4. ОПК-6 Способен учитывать существующие и перспективные технологии производства радиоэлектронной аппаратуры при выполнении научно-исследовательской и опытно-конструкторских работ

В ходе изучения дисциплины последовательно рассматриваются темы:

1. Системы счисления. Форматы представления чисел. Арифметические операции над двоичными числами. Аксиоматика булевой алгебры, системы функций, свойства функций, функции «штрих Шеффера», «стрелка Пирса», неэквивалентности.
2. Синтез комбинационных устройств. Приведение функций к нормальным и совершенным представлениям алгебры логики. СДНФ и СКНФ. Минимизация функций по критериям. Методы минимизации. Выражение минимизированных функций в заданном базисе. Синтез и анализ цифровых устройств.
3. Мультиплексоры, демультиплексоры, шифраторы, дешифраторы, компараторы, сумматоры, умножители, арифметико-логические устройства.
4. Понятие о цифровых автоматах. Триггеры, регистры, счетчики.
5. Синтез автоматов Мили. Синтез автоматов Мура
6. Основные параметры ИМС.
7. Основные параметры ИМС.
8. Классификация запоминающих устройств. Запоминающие устройства со словарной и матричной организацией. Схемотехника элементов статических, динамических, масочных, программируемых и перепрограммируемых запоминающих устройств.
9. Параметры ЦАП. Схемы ЦАП с двоично-взвешенными сопротивлениями и R-2R. Параметры АЦП. АЦП последовательного приближения, АЦП поразрядного уравнивания, интегрирующие АЦП, параллельные АЦП, сигма-дельта-АЦП.
10. Типы ПЛИС. Разработка цифровых устройств на ПЛИС. Применение ПЛИС в задачах цифровой обработки сигналов. Программирование ПЛИС. Язык VHDL.
11. Архитектуры с разделенными, изолированными и общими шинами. Порядок выполнения команд в микропроцессорной системе. Режимы обмена данными с внешними устройствами. Прерывания. Прямой доступ к памяти.
12. Структура МПС. Система тактирования; порты ввода/вывода; карта адресного

пространства; подключение внешнего ОЗУ; интерфейсы UART, SPI, I2C; таймеры-счетчики; сторожевой таймер; АЛУ; регистр состояния микроконтроллера; организация стека; конфигурационные регистры.

13. Пример разработки устройства и управляющей программы на микроконтроллере ATMEGA
14. Параллельный интерфейс, последовательный интерфейс, радиальный интерфейс, магистральный интерфейс, синхронный интерфейс, Microwire, SPI, I2C, LAN, MicroLAN, RS-232C, RS-422A, RS-423A, RS-485, USB, беспроводные интерфейсы, IrDa, SIR, MIR, FIR, VFIR, Bluetooth, ZigBee

Основными стратегическими образовательными технологиями являются: исследовательские, лекционные занятия, практические и лабораторные занятия, процедуры самообучения, тренинговые.

В рамках указанных технологий применяются тактические образовательные технологии: проблемная лекция, ролевая игра.